

# Centro Nazionale HPC, Big Data e Quantum Computing

Italian Center for Super Computing (ICSC) – SPOKE 1

Missione 4, Componente 2, Investimento 1.4

Codice progetto MUR: CN\_00000013 - CUP UNINA: E63C22000980007

ALLEGATO N. 4 AL VERBALE N. 1

**CONCORSO, PER TITOLI E COLLOQUIO, PER IL CONFERIMENTO DI N. 1 ASSEGNO PER LO SVOLGIMENTO DI ATTIVITA' DI RICERCA, DELLA DURATA DI 12 MESI, NELL'AMBITO DISCIPLINARE "INGEGNERIA INFORMATICA", DAL TITOLO "STUDIO ED IMPLEMENTAZIONE DI ARCHITETTURE PER L'ACCELERAZIONE ETEROGENEA" STRUTTURA SEDE DELLA RICERCA: DIPARTIMENTO DI INGEGNERIA ELETTRICA E DELLE TECNOLOGIE DELL'INFORMAZIONE. RIF. D.I.E.T.I. ASS. RIC. 71/2024.**

## RISULTATI VALUTAZIONE TITOLI

**Programma di ricerca: "Studio ed implementazione di architetture per l'accelerazione eterogenea".**

	CANDIDATI	Punteggio complessivo attribuito nella valutazione dei titoli
1	<b>MEROLA VINCENZO</b>	<b>12/30</b>

Napoli, 13 Dicembre 2024

Il Presidente della Commissione  
Prof. Alessandro Cilardo