

Centro Nazionale HPC, Big Data e Quantum Computing

Italian Center for Super Computing (ICSC) – SPOKE 1

Missione 4, Componente 2, Investimento 1.4

Codice progetto MUR: CN_00000013 - CUP UNINA: E63C22000980007

ALLEGATO N. 4 AL VERBALE N. 2

CONCORSO, PER TITOLI E COLLOQUIO, PER IL CONFERIMENTO DI N. 1 ASSEGNO PER LO SVOLGIMENTO DI ATTIVITA' DI RICERCA, DELLA DURATA DI 12 MESI, NELL'AMBITO DISCIPLINARE "INGEGNERIA INDUSTRIALE E DELL'INFORMAZIONE", DAL TITOLO "STUDIO ED IMPLEMENTAZIONE DI ARCHITETTURE PER L'ACCELERAZIONE ETEROGENEA" STRUTTURA SEDE DELLA RICERCA: DIPARTIMENTO DI INGEGNERIA ELETTRICA E DELLE TECNOLOGIE DELL'INFORMAZIONE. RIF. D.I.E.T.I. ASS. RIC. 71/2024.

ESITO FINALE DELLA VALUTAZIONE

Titolo del programma di ricerca

"STUDIO ED IMPLEMENTAZIONE DI ARCHITETTURE PER L'ACCELERAZIONE ETEROGENEA".

CANDIDATI: Cognome e Nome	Punteggio Titoli	Punteggio Colloquio	Totale
1) MEROLA Vincenzo	12/30	56/70	68/100

Napoli, 13 dicembre 2024

Il Presidente della Commissione
Prof. Alessandro Cilardo