

Centro Nazionale HPC, Big Data e Quantum Computing

Italian Center for Super Computing (ICSC) – SPOKE 1

Missione 4, Componente 2, Investimento 1.4

Codice progetto MUR: CN_00000013 - CUP UNINA: E63C22000980007

DECRETO DEL DIRETTORE N. 935/2024

- VISTA la Legge n.240/2010 recante “Norme in materia di organizzazione delle Università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l’efficienza del sistema Universitario” ed in particolare l’art.22 rubricato “Assegni di Ricerca”;
- VISTO il vigente Statuto dell’Università degli Studi di Napoli Federico II;
- VISTO il Regolamento per il conferimento di Assegni di ricerca per lo svolgimento di attività di ricerca emanato con D.R. 2023/2269 del 08/06/2023;
- VISTO il decreto Direttoriale n. 834 del 15/11/2024 con il quale, il Direttore del Dipartimento di Ingegneria Elettrica e delle Tecnologie dell’Informazione, autorizzava l’emanazione dell’avviso pubblico su richiesta del Prof. Alessandro Cilardo per l’attivazione della procedura per il conferimento di n.1 assegno di ricerca post-laurea per lo svolgimento di attività di ricerca nell’ambito del suddetto progetto della durata di 12 mesi, dal titolo: “Studio ed implementazione di architetture per l’accelerazione eterogenea”;
- VISTO l’Avviso Pubblico emanato con Decreto Direttoriale n. 835 del 15/11/2024 - **Rif. D.I.E.T.I. Ass. Ric. 71/2024**, con il quale è stata indetta una procedura di valutazione comparativa per titoli e colloquio per il conferimento di n. 1 assegno di ricerca post-laurea dal titolo “Studio ed implementazione di architetture per l’accelerazione eterogenea”, della durata di 12 mesi, per il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell’Informazione", nell’ambito del Progetto di ricerca dal titolo: **“Centro Nazionale HPC, Big Data e Quantum Computing Italian Center for Super Computing (ICSC) – SPOKE 1 Missione 4, Componente 2, Investimento 1.4 Codice progetto MUR: CN_00000013 - CUP UNINA: E63C22000980007”** di cui è Responsabile scientifico il Prof. Alessandro Cilardo;
- VISTO il decreto Direttoriale n. 934 del 10/12/2024 con il quale, il Direttore del Dipartimento di Ingegneria Elettrica e delle Tecnologie dell’Informazione, considerato che non è possibile attendere la prossima adunanza della Giunta del D.I.E.T.I., propone i nominativi della Commissione Giudicatrice per l’espletamento della procedura di valutazione in questione;



Centro Nazionale HPC, Big Data e Quantum Computing

Italian Center for Super Computing (ICSC) – SPOKE 1

Missione 4, Componente 2, Investimento 1.4

Codice progetto MUR: CN_00000013 - CUP UNINA: E63C22000980007

VISTO il Decreto Legislativo n.165/2001 e s.m.i. ed, in particolare, l'art.35-bis il quale detta disposizioni ai fini della prevenzione del fenomeno della corruzione nella formazione di commissioni;

ACQUISITE le dichiarazioni sostitutive di certificazioni rilasciate dai membri della nomina da Commissione Giudicatrice dove gli stessi dichiarano di non essere stati condannati, anche con sentenza non passata in giudicato per i reati previsti nel capo I del titolo II del libro secondo del codice penale;

DECRETA

La Commissione giudicatrice della procedura di valutazione comparativa per titoli e colloquio, per l'attribuzione di n. 1 assegno di ricerca dal titolo "Studio ed implementazione di architetture per l'accelerazione eterogenea" della durata di 12 mesi, per il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione", nell'ambito del Progetto di ricerca dal titolo: "**Centro Nazionale HPC, Big Data e Quantum Computing Italian Center for Super Computing (ICSC) – SPOKE 1 Missione 4, Componente 2, Investimento 1.4 Codice progetto MUR: CN_00000013 - CUP UNINA: E63C22000980007**" di cui è Responsabile scientifico il Prof. Alessandro Cilardo, di cui al bando emanato con D.D. n 835 del 15/11/2024, è così composta:

Prof. Alessandro Cilardo Presidente;

Prof.ssa Alessandra De Benedictis Componente;

Prof. Porfirio Tramontana Componente.

Membri supplenti

Prof. ssa Michela Gravina

Prof. Domenico Amalfitano

La commissione è convocata:

- per il 13/12/2024 alle ore 13:00 per la valutazione dei titoli e la successiva pubblicazione dell'elenco dei candidati ammessi alla prova orale sul sito DIETI alle ore 14:00;
- per il 13/12/2024 alle ore 16:00 per l'esame colloquio dei candidati ammessi.



Centro Nazionale HPC, Big Data e Quantum Computing

Italian Center for Super Computing (ICSC) – SPOKE 1

Missione 4, Componente 2, Investimento 1.4

Codice progetto MUR: CN_00000013 - CUP UNINA: E63C22000980007

Le eventuali dimissioni di uno dei componenti, adeguatamente motivate, acquisteranno efficacia dalla data dell'atto di accoglimento delle stesse da parte del Direttore. Da tale data subentrerà nella commissione interessata il membro supplente secondo l'ordine indicato dalla struttura.

Napoli, 10 dicembre 2024

Il Direttore
Prof. Fabio Villone

DIPARTIMENTO DI INGEGNERIA ELETTRICA E DELLE TECNOLOGIE DELL'INFORMAZIONE
UNIVERSITÀ DEGLI STUDI DI NAPOLI FEDERICO II
Il: 26/2024-5/932 creato il: 10/12/2024
Firmatari: Villone Fabio

