

# Centro Nazionale HPC, Big Data e Quantum Computing

## Italian Center for Super Computing (ICSC) – SPOKE 1

### Missione 4, Componente 2, Investimento 1.4

Codice progetto MUR: CN\_0000013 - CUP UNINA: E63C22000980007

PROF. ING. FABIO VILLONE  
DIRETTORE

DECRETO N. 957/2024

IL DIRETTORE

- VISTA la legge 30 dicembre 2010 n. 240, in particolare l'art. 22 recante disposizioni in materia di "Assegni di ricerca";
- VISTO il vigente Statuto dell'Università degli Studi di Napoli Federico II;
- VISTO il Decreto Ministeriale n. 102 del 9 marzo 2011, con il quale è stato determinato l'importo minimo degli assegni di ricerca per lo svolgimento di attività di ricerca al netto degli oneri a carico dell'amministrazione erogante;
- VISTO il Regolamento di Ateneo per il conferimento di Assegni per lo svolgimento di attività di ricerca emanato con D.R. 2023/2269 del 08/06/2023;
- VISTO l'avviso pubblico Rif. D.I.E.T.I. Ass. Ric. 71/2024, emanato con Decreto Direttoriale n. 835/2024 del 15/11/2024, con il quale è stata indetta la procedura di valutazione comparativa per titoli e colloquio per il conferimento di n. 1 assegno di ricerca, dal titolo: "Studio ed implementazione di architetture per l'accelerazione eterogenea" della durata di 12 mesi, per il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione, nell'ambito del progetto di ricerca: "**Centro Nazionale HPC, Big Data e Quantum Computing Italian Center for Super Computing (ICSC) – SPOKE 1 Missione 4, Componente 2 Investimento 1.4 Codice progetto MUR: CN\_0000013 - CUP UNINA: E63C22000980007**" di cui è Responsabile scientifico il Prof. Alessandro Cilardo;
- VISTO il Decreto Direttoriale n. 935 del 10/12/2024 con il quale è stata nominata la Commissione esaminatrice per la selezione di cui si tratta;
- VISTA la disponibilità finanziaria sul capitolo del progetto di ricerca "**Centro Nazionale HPC, Big Data e Quantum Computing Italian Center for Super Computing (ICSC) – SPOKE 1 Missione 4, Componente 2 Investimento 1.4 Codice progetto MUR: CN\_0000013 - CUP UNINA: E63C22000980007**";

DIPARTIMENTO DI INGEGNERIA ELETTRICA E DELLE TECNOLOGIE DELL'INFORMAZIONE  
UNIVERSITÀ DEGLI STUDI DI NAPOLI FEDERICO II  
Il.26/2024-5/954 creato il: 16/12/2024  
Firmatari: Villone Fabio



# Centro Nazionale HPC, Big Data e Quantum Computing

Italian Center for Super Computing (ICSC) – SPOKE 1

Missione 4, Componente 2, Investimento 1.4

Codice progetto MUR: CN\_00000013 - CUP UNINA: E63C22000980007

ESAMINATI i verbali redatti dalla Commissione esaminatrice della selezione in parola da cui si rileva che sono pervenute due domande di partecipazione:

- **Dott. MEROLA Vincenzo** in data 02/12/2024;

## DECRETA

**Art. 1- Sono approvati gli atti relativi alla seguente procedura:**

Valutazione comparativa, per titoli e colloquio per il conferimento di n. 1 assegno di ricerca, dal titolo: “Studio ed implementazione di architetture per l’accelerazione eterogenea” della durata di 12 mesi, presso il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell’Informazione”, nell’ambito del progetto di ricerca: “Centro Nazionale HPC, Big Data e Quantum Computing Italian Center for Super Computing (ICSC) – SPOKE 1 Missione 4, Componente 2 Investimento 1.4 Codice progetto MUR: CN\_00000013 - CUP UNINA: E63C22000980007” di cui è Responsabile scientifico il Prof. Alessandro Cilardo; Rif. D.I.E.T.I. Ass. Ric. 71/2024.

**Art. 2 - È approvata la seguente graduatoria di merito:**

Cognome e Nome	Titolo dell’Assegno di Ricerca	Punteggio Titoli	Punteggio colloquio	Totale
<b>MEROLA Vincenzo</b>	Studio ed implementazione di architetture per l’accelerazione eterogenea	<b>12/30</b>	<b>55/70</b>	<b>84/100</b>

**Art. 3- È, pertanto, dichiarato vincitore il dott. MEROLA Vincenzo**

Napoli, 16 dicembre 2024

Il Direttore del Dipartimento  
Prof. Fabio Villone

DIPARTIMENTO DI INGEGNERIA ELETTRICA E DELLE TECNOLOGIE DELL'INFORMAZIONE  
UNIVERSITÀ DEGLI STUDI DI NAPOLI FEDERICO II  
Il: 26/12/2024-5/954 creato il: 16/12/2024  
Firmatari: Villone Fabio

