

DECRETO N. 481/2023

IL DIRETTORE

- VISTA** la legge 30 dicembre 2010 n. 240, in particolare l'art. 22 recante disposizioni in materia di "Assegni di ricerca";
il vigente Statuto dell'Università degli Studi di Napoli Federico II;
- VISTO** il Decreto Ministeriale n. 102 del 9 marzo 2011, con il quale è stato determinato l'importo minimo degli assegni di ricerca per lo svolgimento di attività di ricerca al netto degli oneri a carico dell'amministrazione erogante;
- VISTO** il Regolamento di Ateneo per il conferimento di Assegni per lo svolgimento di attività di ricerca emanato con D.R. 2023/2269 del 08/06/2023;
- VISTO** l'avviso pubblico **Rif. D.I.E.T.I. Ass. Ric. 13/2023**, emanato con Decreto Direttoriale n. 390/2023 del 27/09/2023, con il quale è stata indetta la procedura di valutazione comparativa per titoli e colloquio per il conferimento di n. 1 assegno di ricerca dal titolo: "Sviluppo di acceleratori hardware per l'HPC basati su tecniche di approximate computing "; della durata di 24 mesi, per il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione, nell'ambito del progetto di ricerca: "Centro Nazionale HPC, Big Data e Quantum Computing Italian Center for Super Computing (ICSC) – Spoke 1", - CUP: E63C22000980007, di cui è Responsabile Scientifico il Prof. Alessandro Cilardo;
- VISTO** il Decreto Direttoriale n. 460 del 23/10 2023 con il quale è stata nominata la Commissione esaminatrice per la selezione di cui si tratta;
- VISTA** la disponibilità finanziaria sul capitolo del progetto di ricerca" Centro Nazionale HPC, Big Data e Quantum Computing Italian Center for Super Computing (ICSC) – Spoke 1", - CUP: E63C22000980007;
- ESAMINATI** i verbali redatti dalla Commissione esaminatrice della selezione in parola da cui si rileva che l'unica domanda di partecipazione valida pervenuta per mail in data 12/10/2023 è stata del dott. Gerardo Saggese;

