

PROF. ING. FABIO VILLONE
DIRETTORE

DECRETO N. 152/2022

IL DIRETTORE

- VISTO il vigente Statuto dell'Ateneo;
- VISTA la legge 30 dicembre 2010, n. 240, in particolare l'art. 22 recante disposizioni in materia di "Assegni di Ricerca";
- VISTO il Decreto Ministeriale n. 102 del 9 marzo 2011, con il quale è stato determinato l'importo annuo minimo degli assegni di ricerca per lo svolgimento di attività di ricerca al netto degli oneri a carico dell'amministrazione erogante;
- VISTO il Regolamento di Ateneo per il conferimento di assegni per lo svolgimento di attività di ricerca, emanato con D. R. 2021/3521 del 03/09/2021;
- VISTO l'Avviso Pubblico emanato con Decreto Direttoriale n. 125 del 25/03/2022 - **Rif. D.I.E.T.I. Ass. Ric. 7/2022**, con il quale è stata indetta una procedura di valutazione comparativa per titoli e colloquio per il conferimento di n. 1 assegno di ricerca dal titolo: "Circuiti digitali basati su FPGA per l'elaborazione in tempo reale di segnali in applicazioni aerospaziali", della durata di 18 mesi, per il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione, nell'ambito del progetto di ricerca "ADOPTS - Fpga Based Building Blocks For Multipayload Real Time And Simultaneous Data Management", CUP: F85F21004050005, di cui il Responsabile Scientifico è il Prof. Davide De Caro;
- VISTO il Decreto Direttoriale n. 145/2022 del 19/04/2022 con il quale è stata nominata la Commissione giudicatrice per la selezione di cui si tratta;
- VISTA la disponibilità finanziaria sul capitolo del progetto di ricerca "ADOPTS - Fpga Based Building Blocks For Multipayload Real Time And Simultaneous Data Management", CUP: F85F21004050005;
- ESAMINATI i verbali redatti dalla Commissione Giudicatrice della selezione in parola da cui si rileva che l'unica domanda di partecipazione pervenuta per mail in data 05/04/2022 è del dott. Di Meo Gennaro;

DECRETA

Art. 1 – Sono approvati gli atti relativi alla seguente procedura:

Valutazione comparativa per titoli e colloquio per il conferimento di n.1 assegno di ricerca, dal titolo: "Circuiti digitali basati su FPGA per l'elaborazione in tempo reale di segnali in applicazioni aerospaziali", della durata di 18 mesi, presso il Dipartimento di Ingegneria Elettrica e delle Tecnologie dell'Informazione, nell'ambito del progetto di ricerca "ADOPTS - Fpga Based Building Blocks For Multipayload Real Time And Simultaneous Data Management", CUP: F85F21004050005, Responsabile Scientifico Prof. Davide De Caro. **Rif. D.I.E.T.I. Ass. Ric. 7/2022.**

PROF. ING. FABIO VILLONE
DIRETTORE

Art. 2 – E' approvata la seguente graduatoria di merito:

Cognome e Nome	Titolo dell'Assegno di Ricerca	Punteggio Titoli	Punteggio Colloquio	Totale
Di Meo Gennaro	Circuiti digitali basati su FPGA per l'elaborazione in tempo reale di segnali in applicazioni aerospaziali	41/50	50/50	91/100

Art. 3 – E', pertanto, dichiarato vincitore il Dott. **Di Meo Gennaro**.

Napoli, 26 Aprile 2022

Il Direttore
Prof. Fabio Villone